

Список праць старшого наукового співробітника
відділу теорії керуючих систем
Інституту прикладної математики та механіки НАН України
Іванова Дмитра Євгенійовича

1. Иванов Д.Е., Скобцов Ю.А. Параллельное моделирование функциональных неисправностей // Техническая диагностика и неразрушающий контроль. – 1998. - №3. – С.43-47.
2. Иванов Д.Е. Параллельное моделирование функциональных неисправностей одного перехода // Труды института прикладной математики и механики НАН Украины. – т2. - Донецк, ИПММ. – 1998. – С.72-78.
3. Иванов Д.Е., Скобцов Ю.А. Параллельное моделирование константных и функциональных неисправностей в многозначных алфавитах // Сборник трудов межвузовской школы-семинара «Методы и средства технической диагностики». – Киев. – 1999. – С.69-73.
4. Иванов Д.Е., Скобцов Ю.А. Параллельное моделирование неисправностей для последовательностных схем // Искусственный интеллект. – 1999. - №1. – С.44-50.
5. Иванов Д.Е., Скобцов Ю.А. Система моделирования и генерации тестов цифровых схем // Наукові праці Донецького державного технічного університету, серія “Обчислювальна техніка та автоматизація», випуск 12. – Донецьк. – 1999. – С.143-150.
6. Иванов Д.Е., Скобцов Ю.А. Генерация тестов цифровых устройств с использованием генетических алгоритмов // Труды института прикладной математики и механики НАН Украины. – Т.4. – Донецк, ИПММ. – 1999. – С.82-88.
7. Иванов Д.Е., Садымак Р.И., Скобцов Ю.А. Генерация проверяющих тестов и моделирование одиночных неисправностей переходов // Труды 1-й международной конференции «Современные технологии ресурсо-энергосбережения», книга 2. - Киев. - 1997. – С.111-113.
8. Иванов Д.Е., Садымак Р.И. Параллельное моделирование и тестирование функциональных неисправностей // Труды международной конференции «Математика в индустрии». – Таганрог. – 1998. – С.151-153.
9. Скобцов Ю.А., Иванов Д.Е. Моделирование и генерация тестов для цифровых схем в системе АСМИД-Е. Інформаційно-керуючі системи на залізничному транспорті.- 2000.-№4.-С.125-126.
10. Иванов Д.Е., Скобцов Ю.А. Применение генетических алгоритмов при генерации тестов последовательностных устройств // Вестник ТРТУ – ДонГТУ. Материалы второго научно-технического семинара «Практика и перспективы развития институционального партнёрства».- Донецк, ДонГТУ.- №1, 2001, №1.- С.100-105.
11. Иванов Д.Е., Скобцов Ю.А. Ускорение работы генетических алгоритмов при построении тестов // Искусственный интеллект.- №1, 2001.- С.52-60.
12. Иванов Д.Е., Скобцов В.Ю. Сжатие списка неисправностей с помощью генетического алгоритма // Наукові праці Донецького Державного технічного університету, серія “Обчислювальна техніка та автоматизація», випуск 25. – Донецьк. – 2001. – С.161-167.
13. Иванов Д.Е., Скобцов В.Ю., Скобцов Ю.А. Генетические алгоритмы в генерации проверяющих тестов цифровых систем // Інформаційно-керуючі системи на залізничному транспорті.- №4, 2001.- С.52-55.
14. Иванов Д.Е., Скобцов Ю.А. Автоматизированная система моделирования и генерации тестов АСМИД-Е. Техническая диагностика и неразрушающий контроль.- №2, 2000.- С.54-59.
15. Скобцов Ю.О., Иванов Д.С., Скобцов В.Ю. Генерация тестів та логічне моделювання цифрових схем в системі АСМИД-Е // Вісник Технологічного університету Поділля. - Т1. – Хмельницький, 2002, - С125-128.

16. Скобцов Ю.О., Закусило С.А., Иванов Д.Є. Адаптивні механізми в генетичних алгоритмах // Наукові праці Донецького Державного технічного університету, серія "Обчислювальна техніка та автоматизація", випуск 38. – Донецьк. – 2002. – С.104-109.
17. Иванов Д.Е., Скобцов Ю.А., Закусило С.А. Адаптивные генетические алгоритмы в генерации тестов // Труды III Международной научно-практической конференции «Современные информационные и электронные технологии», СИЭТ. - 2002. – С.98.
18. Ю.А. Скобцов, Д.Е. Иванов, В.Ю. Скобцов Генетические алгоритмы в диагностике и проектировании цифровых схем. // Искусственный интеллект.- №2, 2002.- С.250-258.
19. Ю.А. Скобцов, Д.Е. Иванов, В.Ю. Скобцов Генетические алгоритмы в диагностике и проектировании цифровых схем. // Труды Международной конференции «Интеллектуализация обработки информации - 2002», Симферополь: - 2002. – С.146-147.
20. Иванов Д.Є., Скобцов Ю.О., Закусило С.А., Скобцов В.Ю. Застосування адаптивних генетичних алгоритмів у генерації тестів цифрових схем // Матеріали міжнародної конференції з управління "Автоматика 2002", ДонНТУ.- 2002.- т.2.- С.114-116.
21. Скобцов Ю.А, Иванов Д.Е., Скобцов В.Ю., Закусило С.А. Применение адаптивных генетических алгоритмов для генерации тестов цифровых схем // Наукові праці Донецького Національного Технічного Університету, серія "Обчислювальна техніка та автоматизація", випуск 47. – Донецьк.– 2002.– Вип.47.- С.249-255.
22. С.А.Закусило, Д.Е.Иванов, В.Ю.Скобцов, Ю.А.Скобцов. Генетический подход к генерации проверяющих тестов в системе АСМИД-Е // Труды конференций "Искусственные интеллектуальные системы" и "Интеллектуальные САПР".- Москва:Физматлит.- 2002.- С.49-55. (0.9 д.а.)
23. Y.A.Skobtsov, D.E.Ivanov, V.Y.Skobtsov. Genetic algorithms in test generation for digital circuits // Proceedings of the 8th Biennial Baltic Electronics Conference.-Tallinn Technical University,2002.-p.291-294. (0.6 д.а.)
24. Скобцов Ю.А., Иванов Д.Е., Закусило С.А., Скобцов В.Ю. Адаптивные генетические алгоритмы в генерации проверяющих тестов // Інформаційно-керуючі системи на залізничному транспорті (Додаток до журналу).- 2002.- №4-5.- С.29. (0.1 д.а.)
25. Ю.А.Скобцов, Д.Е.Иванов, В.Ю.Скобцов. Моделирование и построение тестов цифровых схем в системе АСМИД-Е.–Компьютерные науки и информационные технологии // Тезисы докладов международной конференции.–Саратов:Изд-во Саратов.ун-та.- 2002.- С.63–64. (0.15 д.а.)
26. Ю.А.Скобцов, Д.Е.Иванов, В.Ю.Скобцов. Применение генетических алгоритмов при построении проверяющих тестов цифровых схем.–Компьютерные науки и информационные технологии // Тезисы докладов международной конференции.– Саратов:Изд-во Саратов.ун-та.- 2002.- С.64–65. (0.15 д.а.)
27. С.А.Закусило, Д.Е.Иванов, В.Ю.Скобцов, Ю.А.Скобцов. Эволюционный подход к генерации проверяющих тестов цифровых систем // Труды конференций "Интеллектуальные системы" и "Интеллектуальные САПР".-Москва:Физматлит.- 2003.- С.76-81. (0.5 п.л.)
28. Y.A.Skobtsov, D.E.Ivanov. Evolutionary approach to the test pattern generation for the sequential circuits // Радиоэлектроника и информатика.- 2003, №3.- с.46-51.
29. Иванов Д.Є., Скобцов Ю.О., Скобцов В.Ю. Еволюційні методи побудови перевіряючі тестів для цифрових схем. // Вісник технологічного університету Поділля. Хмельницький, 2004, - С135-139. (0.6 д.а.)
30. Иванов Д.Е., Скобцов Ю.А. Эволюционный подход к функциональному тестированию цифровых схем // Наукові праці Донецького національного технічного університету. Серія: "Обчислювальна техніка та автоматизація" Випуск 74.-Донецьк : ДонНТУ. – 2004.- С.135-140. (0.5 д.а.)

31. Y. A. Skobtsov, D. E. Ivanov, V. Y. Skobtsov, R. Ubar. Evolutionary approach to the functional test generation for digital circuits. In Proc. of 9th Biennial Baltic Electronics Conf., BEC 2004 (Tallinn, Oct. 2004), pp. 229-232. Tallinn Univ. of Techn., 2004.
32. Ю.А.Скобцов, В.Ю.Скобцов, Д.Е.Иванов Эволюционные методы построения проверяющих тестов для дискретных устройств // Вестник Томского государственного университета. Приложение.- №9(1), август 2004.- с.153-158. (Пятая всероссийская конференция с международным участием «Новые информационные технологии в исследовании сложных структур». - 7-10 сентября 2004 г. Иркутск, Россия.)
33. Y.A. Skobtsov, D.E. Ivanov, V.Y. Skobtsov, R. Ubar, J.Raik Evolutionary Approach to Test Generation for Functional BIST // 10 European Test Symposium. Informal Digest of Papers.- May 22-25, 2005. Digest of Papers.- pp.151-155. (0.5д.а.)
34. Иванов Д.Е., Скобцов Ю.А., Чебанов П.А. Исследование влияния параметров генетического алгоритма при генерации тестов для последовательностных схем // Вісник Донецького університету, Сер. А: Природничі науки, 2005, вип.2.-С.397-402. (0.5д.а.)

2006

35. Д.Е. Иванов, Ю.А. Скобцов, Эль-Хатиб А.И. Распределённое параллельное моделирование цифровых схем с неисправностями // Наукові праці Донецького національного технічного університету. Серія: “Обчислювальна техніка та автоматизація”. Випуск 107.-Донецьк: ДонНТУ. – 2006.- С.128-134. (0.6 д.а.)
36. Skobtsov Y.A., El-Khatib, Ivanov D.E. Parallel Genetic Algorithm of Test Generation for Digital Circuits // Proceedings of the International Conference “Modern problems of Radio Engineering, Telecommunications and Computer Science”.- Lviv-Slavsko:2006.-p.129-131. (0.2 д.а.)
37. Скобцов Ю.А., Д.Е.Иванов, А.И.Эль-Хатиб. Распределенный генетический алгоритм генерации проверяющих тестов на основе модели островов // Тези Всеукраїнської конференції ”Сучасні тенденції розвитку інформаційних технологій в науці, освіті та економіці”. -2006:Луганськ.- с.211-213 (0.2 д.а.)
38. Д.Е.Иванов, Ю.А.Скобцов, А.И.Эль-Хатиб. Распределенные алгоритмы моделирования и генерации тестов // Радіоелектронні і комп'ютерні системи.- ХАІ:2006.-№6.-с.97-102. (0.5 д.а.)
39. Skobtsov Y.A., El-Khatib, Ivanov D.E. Distributed Fault Simulation and Genetic Test Generation of Digital Circuits // Proceedings of IEEE East-West Design&Test Workshop (EWDT'06).- 2006: Sochi.- p.89-94. (0.5 д.а.)
40. Skobtsov Y.A., El-Khatib, Ivanov D.E. Distributed Genetic Algorithm of Test Generation For Digital Circuits // Proceedings of the 10th Biennial Baltic Electronics Conference.- Tallinn Technical University,2006.-p.281-284. (0.4 д.а.)

2007

41. Д.Е. Иванов, Ю.А. Скобцов, А.И. Эль-Хатиб Распределённые генетические алгоритмы генерации проверяющих тестов цифровых систем.- Радіоелектронні комп'ютерні системи. - ХАІ:2007.- №7.- с.176-181. (Вторая международная научно-техническая конференция «Гарантоспособные» (надёжные и безопасные) системы, сервисы и технологии, Украина, Кировоград, 24-27 апреля, 2007)
42. Д.Е. Иванов, Ю.А. Скобцов, А.И. Эль-Хатиб Построение инициализирующих последовательностей синхронных цифровых схем с помощью генетических алгоритмов.- Проблеми інформаційних технологій.-2007.-№1.-с.158-164.
43. Д.Е. Иванов, Ю.А. Скобцов, А.И. Эль-Хатиб Генетические алгоритмы построения инициализирующих последовательностей цифровых схем.- Тезисы Докладов Международной научной конференции «Компьютерные науки и информационные технологии».-Саратов:изд-во СГУ.-2007.-с.51-52.

44. Д.Е. Иванов, Ю.А. Скобцов, А.И. Эль-Хатиб Распределенные генетические алгоритмы в построении тестов для цифровых схем.- Тезисы Докладов Международной научной конференции «Компьютерные науки и информационные технологии».-Саратов:изд-во СГУ.-2007.-с.53-54.
45. Д.Е. Иванов, Ю.А. Скобцов Моделирование цифровых схем с неисправностями на распределённых системах класса МИМД.- Труды 2-й международной научно-практической конференции «Моделирование и компьютерная графика».- ДонНТУ.- 2007.

2008

46. Иванов Д.Е. Генетические алгоритмы построения идентифицирующих последовательностей для цифровых схем с памятью // Наукові праці Донецького національного технічного університету. Серія: “Обчислювальна техніка та автоматизація”. Випуск 14(129).-Донецьк: ДонНТУ. – 2008.- С.97-106. (1.0 д.а.)
47. Иванов Д.Е. Генетический алгоритм построения входных последовательностей для верификации эквивалентности цифровых схем // Матеріали ІІ Всеукраїнської науково-практичної конференції “Сучасні тенденції розвитку інформаційних технологій в науці, освіті та економіці”. 8-10 квітня 2008.- Луганськ, Альма-матер, 2008.- с.35-38.
48. Иванов Д.Е. Генетический алгоритм верификации эквивалентности цифровых схем для многоядерных процессоров // Тези доповідей ІV Міжнародної науково-практичної конференції “Сучасні проблеми і досягнення в галузі радіоелектроніки, телекомунікацій та інформаційних технологій”, 24-26 вересня 2008р., м.Запоріжжя – Запоріжжя:ЗНТУ, 2008.- с.181-182.
49. Y.A. Skobtsov, D.E. Ivanov, V.Y. Skobtsov Evolutionary distributed test generation methods for digital circuits // Proc. of 8th International Workshop on Boolean Problems, September 18-19, 2008, Freiberg, Germany.- pp.213-218.

2009

50. Д.Е. Иванов Генетический подход проверки эквивалентности последовательностных схем // «Радіоелектроніка. Інформатика. Управління».- Запоріжжя, ЗНТУ.- 2009.- №1(20).- С.118-123.
51. D.E. Ivanov Parallel fault simulation on multi-core processors // «Радіоелектронні і комп'ютерні системи», 2009.- №6(40).- С.109-112. (Четвёртая международная научно-техническая конференция «Гарантоспособные» (надёжные и безопасные) системы, сервисы и технологии, Украина, Кировоград, 22-25 апреля, 2009)
52. Иванов Д.Е. Паралельне обчислення оцінок особнів в генетичному алгоритмі побудови верифікуючих послідовностей // Матеріали ІІІ Всеукраїнської науково-практичної конференції “Сучасні тенденції розвитку інформаційних технологій в науці, освіті та економіці”. 9-11 квітня 2009.- Луганськ, ЛНУ ім. Т.Г. Шевченка, 2009.- с.33-35. (0.1 д.а.)
53. Иванов Д.Е., Зуауи Р. Стратегия симуляции отжига построения инициализирующих последовательностей цифровых схем // Матеріали ІІІ Всеукраїнської науково-практичної конференції “Сучасні тенденції розвитку інформаційних технологій в науці, освіті та економіці”. 9-11 квітня 2009.- Луганськ, ЛНУ ім. Т.Г. Шевченка, 2009.- с.272-274. (0.1 д.а.)
54. Иванов Д.Е., Зуауи Р. Применение стратегии симуляции отжига для задачи построения инициализирующих последовательностей цифровых схем // «Вісник східноукраїнського національного університету ім.В.Даля», 2009.- №1(131), частина 2.- с.161-168.
55. Иванов Д.Е., Чебанов П.А. Взаимодействие компонент в распределённых генетических алгоритмах генерации тестов // Наукові праці Донецького національного

технічного університету. Серія: “Обчислювальна техніка та автоматизація”. Випуск 16(147).-Донецьк: ДонНТУ, 2009.- С.121-127. (0.7 д.а.)

56. Иванов Д.Е., Зуауи Р. Применение стратегии симуляции отжига для верификации эквивалентности последовательностных схем // X Международная научно-техническая конференция «Искусственный интеллект. Интеллектуальные системы» (ИИ-2009), 28 сентября-3 октября 2009, Дивноморское, Россия.- Таганрог: Изд-во ТТИ ЮФУ, 2009.- С.30-32. (0.2 д.а.)
57. Иванов Д.Е., Зуауи Р. Алгоритм построения инициализирующих последовательностей цифровых схем, основанный на стратегии симуляции отжига // Искусственный интеллект, 2009.- №4.- с.415-424.
58. Д.Е. Иванов, Р. Зуауи Построение идентифицирующих последовательностей цифровых схем с использованием стратегии симуляции отжига // Труды Третьей международной научно-технической конференции "Моделирование и компьютерная графика".- Донецк, 7-9 октября 2009г. (в электронном виде).
59. Д.Е. Иванов Параллельный генетический алгоритм верификации эквивалентности цифровых схем для двухядерных систем // Вісник Хмельницького національного університету, 2009.- №4.- с.92-99.

2010

60. Иванов Д.Е., Зуауи Р. Возможность применения стратегии симуляции отжига в диагностике цифровых схем // Тези доповідей Другої міжнародної науково-практичної конференції «Інтелектуальні системи в промисловості і освіті (ІСПО) - 2009».- Видавництво Сумського державного університету, 2009.- с.72-74. (0.2 д.а.)
61. Д.Е. Иванов Алгоритм параллельного вычисления оценок особей при верификации эквивалентности последовательностных схем // Проблемы информационных технологий, 2009.- №1(005).- С.105-112. (0.8 д.а.)
62. Иванов Д.Е., Зуауи Р. Верификация эквивалентности цифровых схем с использованием стратегии симуляции отжига // «Науковий вісник Чернівецького університету». Випуск №479. Комп'ютерні системи та компоненти», 2009.- С.33-41 (1.0 д.а.)
63. Иванов Д.Е., Скобцов Ю.А. Распределённые генетические алгоритмы построения тестовых последовательностей // Международная научно-практическая конференция Распределённые компьютерные системы, РКС 2010, КПИ, Киев 6-8 апреля.- С.93-95.(0.2 д.а.)
64. Д.Е. Иванов Двухуровневый алгоритм построения диагностических последовательностей цифровых устройств // Матеріали IV Всеукраїнської науково-практичної конференції “Сучасні тенденції розвитку інформаційних технологій в науці, освіті та економіці”. 15-17 квітня 2010.- Луганськ, ЛНУ ім. Т.Г. Шевченка.- С.42-44.(0.1 д.а.)
65. Иванов Д.Е., Зуауи Р. Оптимизация входных диагностических последовательностей с помощью алгоритма симуляции отжига // Матеріали IV Всеукраїнської науково-практичної конференції “Сучасні тенденції розвитку інформаційних технологій в науці, освіті та економіці”. 15-17 квітня 2010.- Луганськ, ЛНУ ім. Т.Г. Шевченка.- С.44-46. (0.1 д.а.)
66. Иванов Д.Е. Трёхшаговый подход оптимизации диагностических тестов // Труды XI международной научно-практической конференции «Современные информационные и электронные технологии».- Одесса, 2010.- Том №1.- С.158. (0.1 д.а.)
67. Д.Е. Иванов, Р. Зуауи Алгоритм симуляции отжига оптимизации рассеивания тепла диагностических тестов // «Радіоелектронні і комп'ютерні системи», 2010.- №7(48).- С.170-175. (0.7 д.а.) (Пятая международная научно-техническая конференция «Гарантоспособные (надёжные и безопасные) системы, сервисы и технологии», Украина, Кировоград, 12-15 мая, 2010)

68. Иванов Д.Е., Зуауи Р. Алгоритм симуляции отжига построения тестов цифровых устройств // Вестник Херсонского национального технического университета.- Херсон, 2010.- №2(38).- С416-422. (0.7 д.а.) (XII науково-практична міжнародна конференція “Інформаційні технології в освіті та управлінні”, 27-29 травня, Нова Каховка)
69. Иванов Д.Е. Генетический алгоритм построения диагностических последовательностей цифровых устройств // Вісник східноукраїнського національного університету ім.В.Даля, 2010.- №10(152).- С.72-79. (0.8 д.а.)
70. Иванов Д.Е. Генетический алгоритм оптимизации рассеивания тепловой энергии входных тестовых последовательностей // Наукові праці Донецького національного технічного університету. Серія: “Обчислювальна техніка та автоматизація”. Випуск 18(169).-Донецьк: ДонНТУ, 2010.- С.206-215 (0.6 д.а.)
71. Иванов Д.Е. Параллельные генетические алгоритмы построения идентифицирующих последовательностей для многоядерных систем // Тезисы докладов 8й Российской конференции с международным участием «Новые информационные технологии в исследовании сложных структур».- Томск: Издательство научно-технической литературы-2010.- С.11.(5-8 октября 2010, г.Томск, Россия) (0.2 д.а.)
72. Иванов Д.Е. Оптимизация входных тестовых последовательностей на основе избыточности // Тези доповідей XVII Міжнародної конференції Автоматика 2010.- Харків: ХНУРЕ, 2010.- Т2.- С.104-106. (0.2 д.а.)
73. D. Ivanov Parallel fault simulation algorithm of digital circuits for many-core workstations with common memory // Book of abstracts of 18th Conference on applied and industrial mathematics CAIM 2010.- Iasi University press, 2010.- P.46. (October 14-17, 2010, Iasi, Romania). (0.1 д.а.)

2011

74. Иванов Д.Е. Параллельный алгоритм моделирования цифровых схем с неисправностями для многоядерных систем с общей памятью / Д.Е. Иванов // Электронное моделирование.- 2011.- Т.33, №1.- С.93-106. (1.5 д.а.)
75. Иванов Д.Е. Масштабируемый параллельный генетический алгоритм построения идентифицирующих последовательностей для современных многоядерных вычислительных систем / Д.Е. Иванов // «Управляющие системы и машины».- 2011.- №1.- С.25-32. (1.0 д.а.)
76. Иванов Д.Е. Оценка пикового потребления мощности больших интегральных схем / Д.Е. Иванов, Т.А. Васяева // Матеріали V Всеукраїнської науково-практичної конференції “Сучасні тенденції розвитку інформаційних технологій в науці, освіті та економіці”. 7-9 квітня 2011.- Луганськ: ЛНУ ім. Т.Г. Шевченка.- С.58-60. (0.1 д.а.)
77. Иванов Д.Е. Подходы к построению параллельных генетических алгоритмов идентификации цифровых схем для многоядерных систем / Д.Е. Иванов // Вісник Хмельницького національного університету. Технічні науки.- Хмельницький, 2011.- №1(172).- С.111-117. (0.8 д.а.)
78. Иванов Д.Е. Анализ методов отбора факторов риска развития патологий в акушерстве и гинекологии / И.В. Соков, А.С. Сокова, Т.А. Васяева, Д.Е. Иванов // Збірка матеріалів II Всеукраїнської науково-технічної конференції студентів, аспірантів та молодих вчених, ІУС КМ-2011, 11-13 квітня 2011р.- Донецьк:ДонНТУ, 2011.- Т.1.- С.209-212.
79. Иванов Д.Е. Генетические алгоритмы в проектировании энергоэффективных цифровых устройств / Д.Е. Иванов // Матеріали 1-ї Міжнародної науково-технічної конференції «Обчислювальний інтелект 2011», Черкаси, 10-13 травня 2011.- Черкаси: Маклаут, 2011.- С.173-174.
80. Иванов Д.Е. Отбор факторов риска потери крови при родах / Т.А. Васяева, Д.Е. Иванов, И.В. Соков // Інтелектуальні системи прийняття рішень і проблеми

обчислювального інтелекту: Матеріали міжнародної наукової конференції. Том 1. - Херсон: ХНТУ, 2011.- С.51-53.

81. Иванов Д.Е. Применение алгоритмов симуляции отжига в задачах идентификации цифровых схем / Д.Е. Иванов // Вісник Національного технічного університету "Харківський політехнічний інститут". Збірник наукових праць. Тематичний випуск: Інформатика і моделювання.– Харків: НТУ "ХПІ", 2011.– № 17.– С.60-69. (0.8 д.а.)
82. Иванов Д.Е, Алгоритмы взаимодействия компонент в распределённых ГА построения тестов / Д.Е. Иванов, П.А. Чебанов // Международная научная конференция «Современные проблемы математики и её приложения в естественных науках и информационных технологиях», Харьков, 17-22 апреля 2011 года.- Апостроф: Харьков.- 2011.- С.176-177. (0.1 д.а.)
83. Иванов Д.Е. Применение алгоритмов симуляции отжига в задачах идентификации цифровых схем / Д.Е. Иванов // Інформаційні технології: наука, техніка, технологія, освіта, здоров'я: Тези доповідей ХІХ міжнародної науково-практичної конференції, Ч.IV. (MicroCAD-2011, 01-03 червня 2011 р., Харків)– Харків, НТУ «ХПІ».- С.33. (0.1 д.а.)
84. Иванов Д.Е. Генетический алгоритм оценки пикового рассеивания тепла для больших интегральных схем / Д.Е. Иванов, Т.А. Васяева // Вісник східноукраїнського національного університету ім.В.Даля, 2011.- №13(167).- С.277-283. (0.7 д.а.)
85. D. Ivanov A scalable genetic algorithm for constructing of identifying sequences for VLSI circuits // Book of abstracts of 19th Conference on applied and industrial mathematics CAIM 2011.- Iasi University press, 2011.- P.68-69. (September 22-25, 2011, Iasi, Romania). (0.1 д.а.)
86. Иванов Д.Е., Васяева Т.А. Оценка пикового рассеивания тепла СБИС на основе моделирования / Д.Е. Иванов, Т.А. Васяева // Матеріали Міжнародної науково-практичної конференції «Інформаційні технології та інформаційна безпека в науці, техніці та навчанні "Інфотех-2011"».- Севастопольський національний технічний університет, 2011.- С.136-137. (Севастополь, 5-10 сентября 2011г.) (0.2 д.а.)

в печати...

87. Иванов Д.Е. Автоматизированная система моделирования и идентификации цифровых устройств АСМИД- Evolution // «Проблемы информационных технологий», Херсон

Методические пособия.

1. Иванов Д.Е., Скобцов Ю.А. Методические рекомендации по проведению лабораторных работ в курсе “Основы автоматизированного проектирования средств ЭВМ” с использованием автоматизированной системы моделирования и диагностики АСМИД-Е. (для студентов специальности 7.091503 – «Специализированные компьютерные системы»). – Донецк, 2002,- 29с. (1.5 д.а.)
2. Иванов Д.Е., Скобцов Ю.А. Методические рекомендации по проведению лабораторных работ в курсе “Системы автоматизации проектирования” с использованием системы автоматизированного проектирования P-CAD. Часть I. Ввод элементов и принципиальных схем (Для студентов специальности 7.091503 – «Специализированные компьютерные системы»).- Донецк: ДонГТУ, - 2001, - 16с. (0.8 д.а.)
3. Иванов Д.Е., Скобцов Ю.А. Методические рекомендации по проведению лабораторных работ в курсе “Основы автоматизированного проектирования средств ЭВМ” с использованием системы автоматизированного проектирования P-CAD. Часть II. Логическое моделирование схем (Для студентов специальности 7.091503 – «Специализированные компьютерные системы»). – Донецк: ДонГТУ, - 2001, - 16с. (0.8 д.а.)

4. Д.Е. Иванов. Вычислительные системы. Методические указания (курс лекций). (для студентов специальности 7.091503 – «Специализированные компьютерные системы»).- Донецк, ДонНТУ.- 2002.- 98с. (5 д.а.)
5. Д.Є. Іванов Моделювання (курс лекцій) (для студентів напрямку підготовки “Комп’ютерні науки” та “Комп’ютерна інженерія”).- Донецьк, ДонНТУ.- 2009.-59с. (4.8 д.а.)